

한국과학기술원 NCS 기반 직무기술서 - 연구직

채용분야	*연구직	분류체계	대분류	중분류	소분류	세분류
			19.전기.전자	03.전자기기개발	06.반도체개발	01.반도체개발
			20.정보통신	01.정보기술	07.인공지능	01.인공지능플랫폼 구축
설립이념	<ul style="list-style-type: none"> ○ 한국과학기술원법 - 깊이 있는 이론과 실제적인 응용력으로 국가 산업 발전에 기여할 고급 과학기술 인재 양성 - 국가 정책으로 추진하는 중장기 연구 개발과 국가 과학기술 저력 배양을 위한 기초응용 연구 수행 - 각 분야 연구 기관 및 산업계와 연계한 연구 지원 					
KAIST 주요사업	<ul style="list-style-type: none"> ○ Education: 창의적 인재 육성, 융합교육 강화, 글로벌 과학기술 리더 양성, 교육인적 역량 강화 ○ Research: 우수 연구 과제 발굴 지원, 특성화된 연구인력 확보, 창업문화 선진화, 고부가가치 지적재산권 창출 및 기술이전/사업화 촉진, 선도적 대형과제 발굴 ○ Cooperation: 국제적 수준의 근무 환경 조성, 글로벌 리더십을 위한 다양한 협력 ○ Administration: 외국인 학생·교원 대상 행정·기술 서비스 제공(Bi-lingual Campus 운영 지원) 					
성장 동력	<ul style="list-style-type: none"> ○ Vision: 글로벌 가치창출 세계 선도대학(Global Value-Creative World-Leading University) - 지식창조형 글로벌 융합인재 양성 허브 (Hub for Fostering Knowledge Creation and Global Convergence Talents) - 세계적 신지식 신기술 창출 진원지(Center for the World-Leading New Knowledge and Technology) ○ 5대 혁신: 교육혁신, 연구혁신, 기술사업화혁신, 국제화혁신, 미래전략혁신 ○ 3C Leadership: Change(변화), Communication(소통), Care(돌봄) 					
담당 업무	인공지능 반도체 응용 및 시스템 제작 연구과제 수행					
직무수행 내용	<ul style="list-style-type: none"> ○ 인공지능 PIM용 보드 설계 ○ 인공지능 가속을 위한 PIM 용 컴파일러 개발 ○ 인공지능 가속을 위한 PIM 용 FPGA 개발 					
필요지식	<ul style="list-style-type: none"> ○ 컴퓨터 아키텍처 및 하드웨어 구성 이론 ○ DRAM / SRAM 등의 메모리 구조 이론 ○ Deep Learning / 최적화 포함 인공지능 이론 ○ System Verilog 기반의 하드웨어 설계 및 검증 지식 					
필요기술	<ul style="list-style-type: none"> ○ Xilinx, Altera의 FPGA 개발 EDA 툴 사용 능력 ○ 프로그램 코드 검토 능력 및 디버깅 기법 ○ 고급 C++ 프로그래밍 및 Clean 코드 작성 능력 ○ PCB 보드 설계 능력 ○ 인공지능 프레임워크 (Tensorflow/Pytorch/Caffe) 사용 능력 					
직무수행태도	<ul style="list-style-type: none"> ○ 현상의 원인을 파악하고 문제를 반드시 해결하겠다는 의지 ○ 개발 목표와 일정을 반드시 달성하겠다는 의지 ○ 오류를 적극적으로 파악하고 해결하고자 하는 태도 ○ 원활한 커뮤니케이션을 통해 요구사항을 적극 수용하고자 하는 의지 					
직업기초능력	○ 의사소통능력, 문제해결능력, 자원관리능력, 연구윤리, 직업윤리					
참고사이트	www.job.alio.go.kr, www.kaist.ac.kr					