

## 한국과학기술원 NCS 기반 직무기술서 - 연구직(위촉연구직, 본원 근무)

채용분야	연구직 (위촉연구직)	분류체계	대분류	중분류	소분류	세분류
			19. 전기 전자	03.전자기기개발	06.반도체개발	01.반도체개발 03.디지털회로설계
설립이념	<ul style="list-style-type: none"> <li>○ 한국과학기술원법</li> <li>- 깊이 있는 이론과 실제적인 응용력으로 국가 산업 발전에 기여 할 고급 과학기술 인재 양성</li> <li>- 국가 정책으로 추진하는 중장기 연구 개발과 국가 과학기술 저력 배양을 위한 기초응용 연구 수행</li> <li>- 각 분야 연구 기관 및 산업계와 연계한 연구 지원</li> </ul>					
KAIST 주요사업	<ul style="list-style-type: none"> <li>○ 교육: 과학기술 글로벌 인재 양성</li> <li>○ 연구: 인류 난제 해결을 위한 연구</li> <li>○ 국제화: 글로벌 리더십 역량 강화</li> <li>○ 창업: 창업혁신 생태계 구축 및 발전</li> </ul>					
성장 동력	<ul style="list-style-type: none"> <li>○ Vision : 국가와 인류, 지구를 위한 독특한 빛깔의 세계 10위권 대학</li> <li>○ Mission: 인류의 행복과 번영을 실현하는 과학기술혁신대학</li> <li>○ QAIST: 창의인재, Post AI 융복합 연구, 글로벌 인재, 기술가치창출, 소통의 신뢰</li> <li>○ 3C Spirit : Challenge, Creativity, Caring</li> </ul>					
담당 업무	<ul style="list-style-type: none"> <li>○ 칩 설계 및 EDA Tool 분야 기술지원 (공정 관리 및 강의 등)</li> <li>○ 교육장 실습 환경 관리 (툴 설치 및 라이선스 셋업)</li> <li>○ 기타 - 반도체 설계 인력 양성을 위한 제반 업무</li> </ul>					
직무수행 내용	<ul style="list-style-type: none"> <li>○ 칩 설계 DB 검토, 설계에 필요한 기술지원 및 공정 운영</li> <li>○ EDA Tool 활용에 필요한 기술지원</li> <li>○ 칩 설계 및 EDA Tool 강좌 운영</li> <li>○ 반도체 설계 교육에 필요한 Tool 설치 등 환경 셋업</li> </ul>					
필요지식	<ul style="list-style-type: none"> <li>○ Synopsys, Cadence, Siemens EDA Tool 활용</li> <li>○ 반도체 설계 및 칩제작 과정의 이해</li> </ul>					
필요기술	<ul style="list-style-type: none"> <li>○ Synopsys, Cadence, Siemens EDA Tool에 대한 설치 및 사용 경험자 우대</li> <li>○ 칩 설계 경험자 우대</li> </ul>					
직무수행태도	<ul style="list-style-type: none"> <li>○ 현상의 원인을 파악, 문제 해결 의지</li> <li>○ 학생들을 대상으로 하므로 부드러운 말투와 친절한 태도</li> <li>○ 상호 업무 협조 노력과 요구사항을 적극 수용하고자 하는 태도</li> <li>○ 투명하고 공정한 청렴한 태도</li> </ul>					
직업기초능력	<ul style="list-style-type: none"> <li>○ 반도체설계 관련 학과 전공자</li> <li>○ 의사통능력, 문제해결능력, 자원관리능력, 직업윤리, 정보 및 기술 능력</li> </ul>					
참고사이트	www.ncs.go.kr, www.kaist.ac.kr					