

## 한국과학기술원 NCS 기반 직무기술서 - 연구직(연수연구원)

| 채용분야          | *연구직  | 분류체계 | 대분류                 | 중분류                  | 소분류                 | 세분류                      |
|---------------|---|------|---------------------|----------------------|---------------------|--------------------------|
|               |   |      | 19.전기,전자<br>20.정보통신 | 03.전자기기개발<br>01.정보기술 | 06.반도체개발<br>07.인공지능 | 01.반도체개발<br>01.인공지능플랫폼구축 |
| 설립이념          | <ul style="list-style-type: none"> <li>○ 한국과학기술원법</li> <li>- 깊이 있는 이론과 실제적인 응용력으로 국가 산업 발전에 기여할 고급 과학기술 인재 양성</li> <li>- 국가 정책으로 추진하는 중장기 연구 개발과 국가 과학기술 저력 배양을 위한 기초응용 연구 수행</li> <li>- 각 분야 연구 기관 및 산업계와 연계한 연구 지원</li> </ul>   |      |                     |                      |                     |                          |
| KAIST<br>주요사업 | <ul style="list-style-type: none"> <li>○ 교육: 과학기술 글로벌 인재 양성</li> <li>○ 연구: 인류 난제 해결을 위한 연구</li> <li>○ 국제화: 글로벌 리더십 역량 강화</li> <li>○ 창업: 창업혁신 생태계 구축 및 발전</li> </ul>   |      |                     |                      |                     |                          |
| 성장 동력         | <ul style="list-style-type: none"> <li>○ Vision : 국가와 인류, 지구를 위한 독특한 빛깔의 세계 10위권 대학</li> <li>○ Mission: 인류의 행복과 번영을 실현하는 과학기술혁신대학</li> <li>○ QAIST: 창의인재, Post AI 융복합 연구, 글로벌 인재, 기술가치창출, 소통의 신뢰</li> <li>○ 3C Spirit : Challenge, Creativity, Caring</li> </ul>                    |      |                     |                      |                     |                          |
| 담당 업무         | <ul style="list-style-type: none"> <li>○ 인공지능 가속 IP 표준화 및 데이터베이스 구축 및 연구</li> <li>○ HW/SW 플랫폼 구축 및 연구</li> <li>○ 인공지능 반도체 설계 기술지원, 교육 및 연구과제 수행</li> </ul>  |      |                     |                      |                     |                          |
| 직무수행<br>내용    | <ul style="list-style-type: none"> <li>○ 인공지능 가속 IP 표준화 및 데이터베이스 구축</li> <li>○ 인공지능 가속 IP 디지털/아날로그 회로설계 및 FPGA 시스템 개발 연구</li> <li>○ 연구과제 기술지원, 인공지능 반도체 설계 교육,과제 수행</li> </ul>  |      |                     |                      |                     |                          |
| 필요지식          | <ul style="list-style-type: none"> <li>○ (반도체개발) 아날로그/디지털 집적회로 이론</li> <li>○ (반도체개발) FPGA 디지털 인공지능 플랫폼 개발 및 시뮬레이션 경험</li> <li>○ (반도체개발) System Verilog 기반의 하드웨어 설계 및 검증 지식</li> <li>○ (인공지능플랫폼구축) 인공지능플랫폼개발을 위한 Linux 서버 지식</li> </ul>  |      |                     |                      |                     |                          |
| 필요기술          | <ul style="list-style-type: none"> <li>○ (반도체개발) Cadence, Synopsys 사의 회로 개발 EDA 툴 사용 능력</li> <li>○ (반도체개발) Intel Altera, Xilinx 사 등의 FPGA 개발용 툴 기초 사용 능력</li> <li>○ (반도체개발) PCB 회로설계 및 시스템 구성 및 기초 제작 능력</li> <li>○ (인공지능플랫폼구축) 인공지능 프레임워크 (Pytorch/Tensorflow) 기초 사용 능력</li> </ul> |      |                     |                      |                     |                          |
| 직무수행태도        | <ul style="list-style-type: none"> <li>○ 현상의 원인을 파악하고 문제를 반드시 해결하겠다는 의지</li> <li>○ 개발목표와 일정을 반드시 달성하겠다는 의지</li> <li>○ 오류를 적극적으로 파악하고 해결하고자 하는 태도</li> <li>○ 원활한 커뮤니케이션을 통해 요구사항을 적극 수용하고자 하는 의지</li> </ul>  |      |                     |                      |                     |                          |
| 직업기초능력        | <ul style="list-style-type: none"> <li>○ 전기/전자공학/컴퓨터공학 전공 관련 박사학위 이상 소지</li> <li>○ 의사소통능력, 문제해결능력, 자원관리능력, 연구윤리, 직업윤리</li> </ul>  |      |                     |                      |                     |                          |
| 참고사이트         | www.ncs.go.kr, www.kaist.ac.kr  |      |                     |                      |                     |                          |